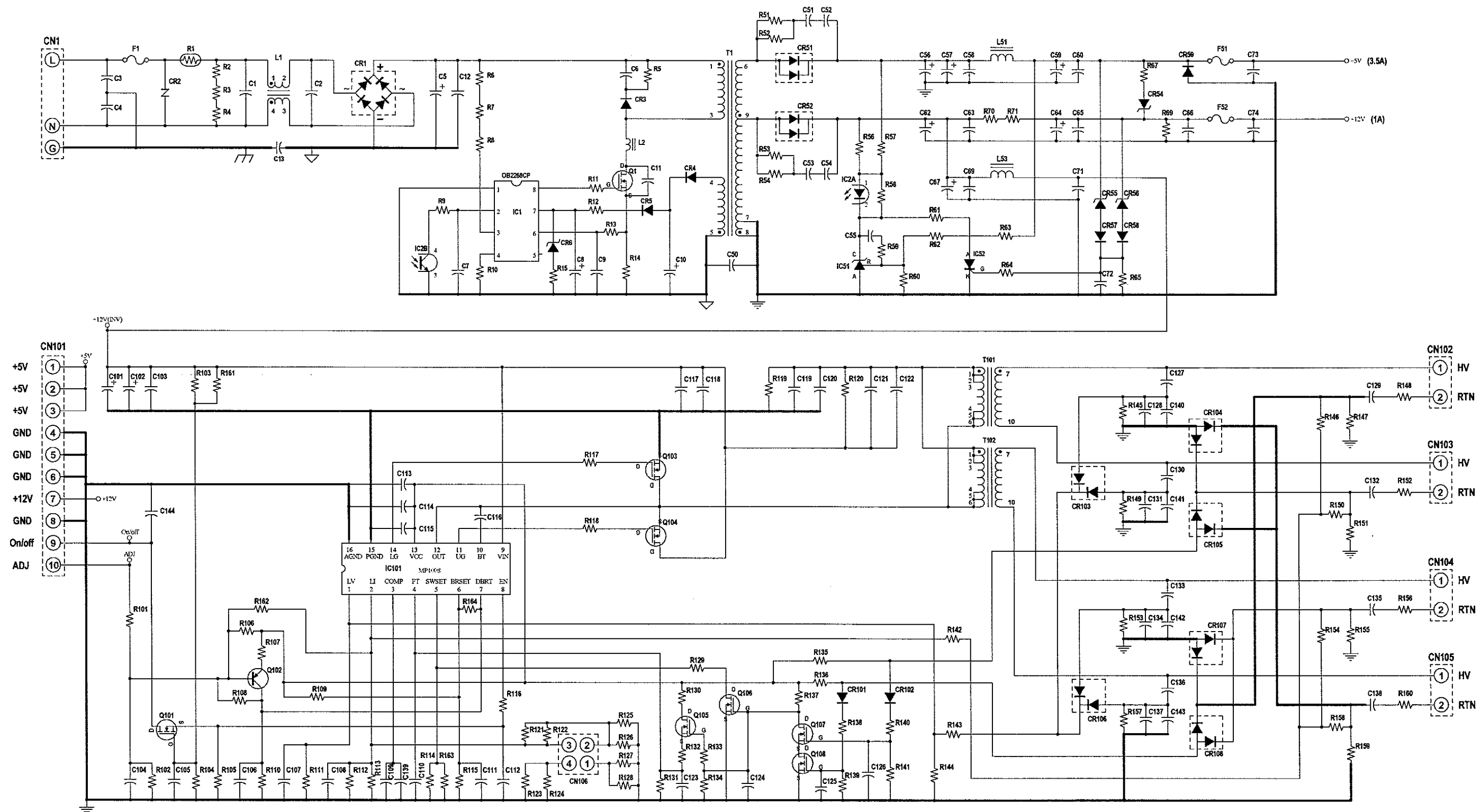
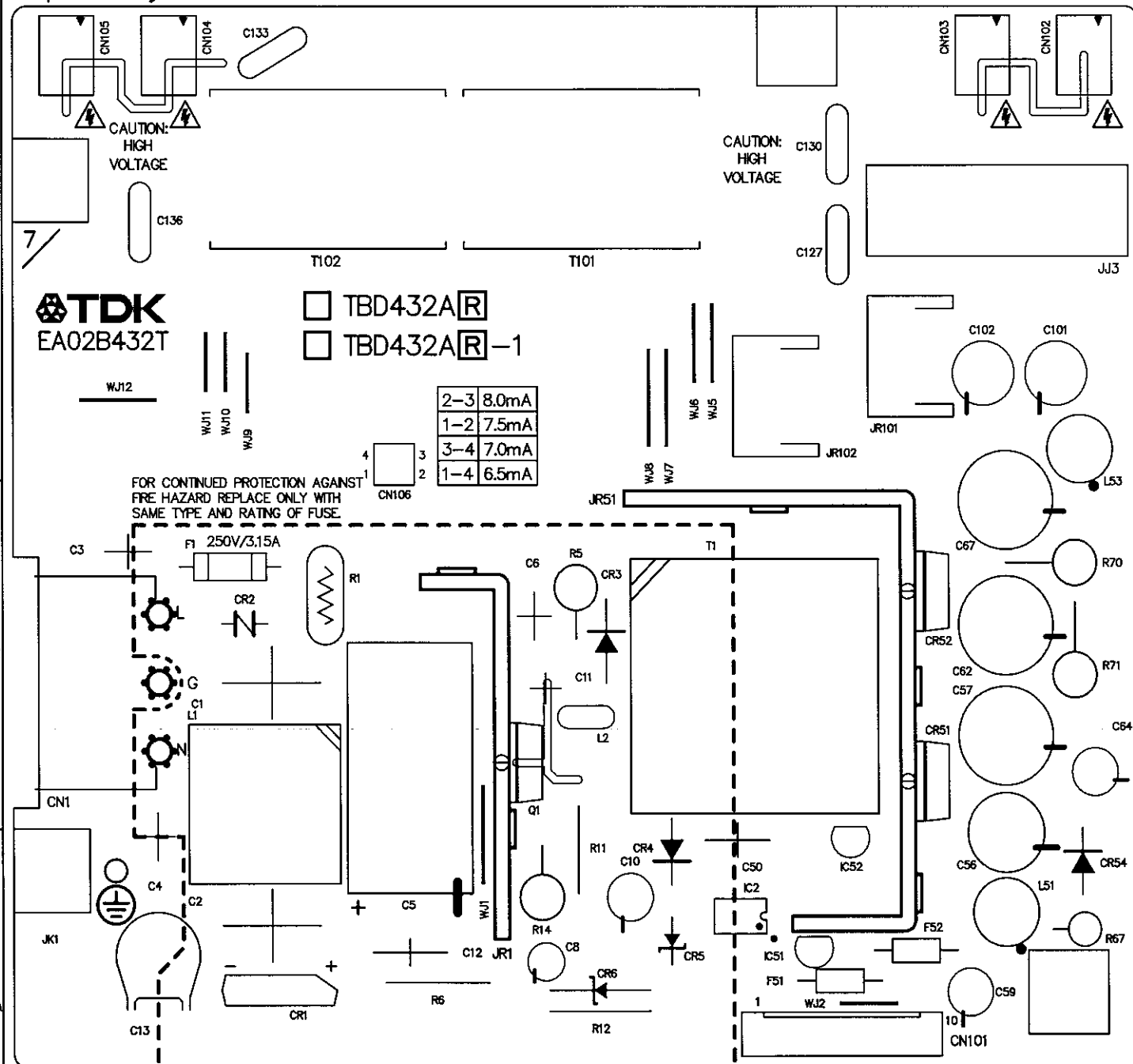


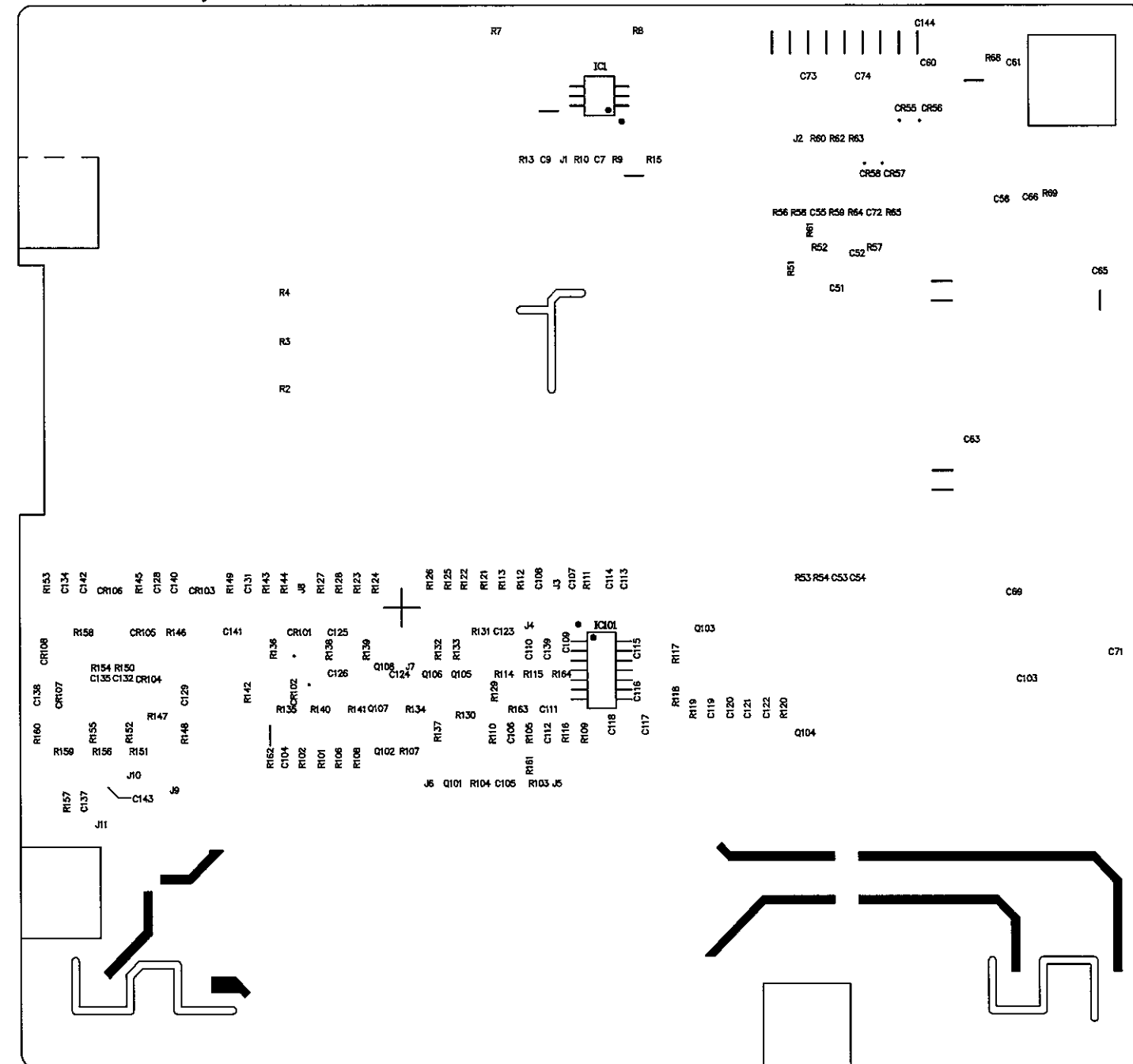


POWER BOARD

Top Overlay



Bottom Overlay



註: PCB 上須捺印 UL MARK.

No.	圖號・DWG.No.	名稱・NAME	數QU:	材質・MATERIAL	處理・TREATMENT	備考・REMARK
設計・DESIGN			日期	/ /	名稱	基板圖
製圖・DRAWING			日期	/ /	型式	TBD432AR
檢圖・CHECKED			日期	/ /	比例	1.3/1
承認・APPVD			日期	/ /	單位	mm
承認・APPVD			日期	/ /	圖號・DWG.No.	3EA02B432T
版REV	日期DATE	設計DSGN	內容・DESCRIPTION	承認APV	日期・DATE	頁・PAGE
					/ /	2 / 4